**FIG.1**

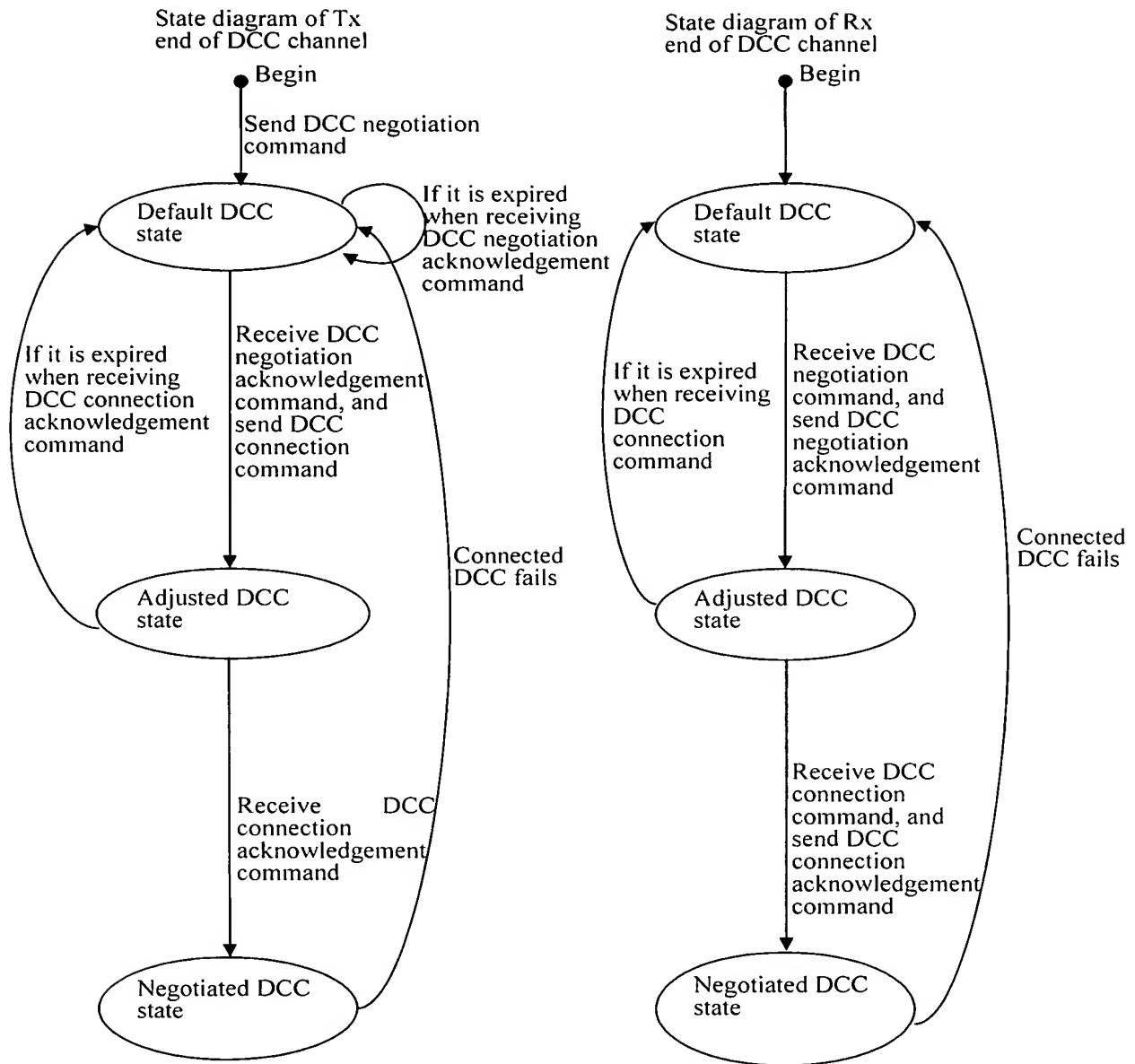


FIG.2

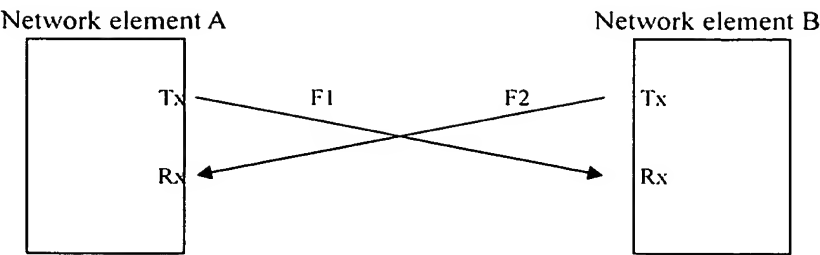


FIG.3

Network element A

D bytes available to transmitting end of DCC

D1	D2	D3	D4	D5	D6	D7	D8	D9	D10	D11	D12	Rsvd	Rsvd	Rsvd	Rsvd
1	1	1	1	1	0	0	1	1	0	0	0	X	X	X	X

D bytes available to receiving end of DCC

D1	D2	D3	D4	D5	D6	D7	D8	D9	D10	D11	D12	Rsvd	Rsvd	Rsvd	Rsvd
1	1	1	0	1	0	0	1	1	0	1	0	X	X	X	X

Network element B

D bytes available to transmitting end of DCC

D1	D2	D3	D4	D5	D6	D7	D8	D9	D10	D11	D12	Rsvd	Rsvd	Rsvd	Rsvd
1	1	1	1	1	0	1	1	0	0	0	0	X	X	X	X

D bytes available to receiving end of DCC

D1	D2	D3	D4	D5	D6	D7	D8	D9	D10	D11	D12	Rsvd	Rsvd	Rsvd	Rsvd
1	1	1	0	1	0	0	1	1	1	0	0	X	X	X	X

FIG.4